CLIPPEDIMAGE= JP402180036A

PAT-NO: JP402180036A

DOCUMENT-IDENTIFIER: JP 02180036 A

TITLE: FORMATION OF ELECTRODE

PUBN-DATE: July 12, 1990

INVENTOR-INFORMATION:

NAME

MATSUBARA, KOJI YAMAMURA, KEIJI SHIN, HISASHI

ASSIGNEE-INFORMATION:

NAME

SHARP CORP

COUNTRY N/A

APPL-NO: JP63334226

APPL-DATE: December 29, 1988

INT-CL (IPC): H01L021/60

US-CL-CURRENT: 438/FOR.343,257/783 ,438/614

## ABSTRACT:

PURPOSE: To cope with fining of an electrode of a wiring board by fixing an interposed object having elasticity and conductivity onto the electrode by alloy junction.

CONSTITUTION: A projecting electrode 13 and an electrode 3 are pressure-welded in opposition with a fixed interval 11 between electrodes 3, 11 and a semiconductor device 1 and a liquid crystal display 5 are joined by hardening adhesive layer 14 which is filled between substrate 5, 10. An elastic conductive particle 15 which is used for the projecting electrode 13 is

constituted by applying a conductive coating layer 17 which consists of a metal material onto a surface of an elastic bead 16 which consists of high polymer material. An interposed object which is elastic as well as conductive is used and fixed onto an electrode of a wiring board by alloy junction in this way, thereby forming a projecting electrode on the wiring board. According to this constitution, it is possible to cope with fining of an electrode of a wiring board connected each other.

COPYRIGHT: (C) 1990, JPO&Japio

## ⑲ 日本国特許庁(JP)

① 特許出願公開

## 平2-180036 ⑩ 公 開 特 許 公 報 (A)

⑤Int. Cl. 5

識別記号

厅内整理番号

❸公開 平成2年(1990)7月12日

H 01 L 21/60

301 P

6918-5F

審査請求 未請求 請求項の数 1 (全7頁)

69発明の名称 電極の形成方法

> 21)特 顧 昭63-334226

220出 願 昭63(1988)12月29日

個発 明 者 松 原 浩 大阪府大阪市阿倍野区長池町22番22号 シャープ株式会社

明 饱発 者 Ш 村 可

司

大阪府大阪市阿倍野区長池町22番22号 シャープ株式会社

内

72発 明 者 久 司

圭

大阪府大阪市阿倍野区長池町22番22号 シャープ株式会社

勿出 顧 人 シャープ株式会社

大阪府大阪市阿倍野区長池町22番22号

四代 理 人 弁理士 西教 圭一郎

外1名

1、発明の名称

電極の形成方法

2、特許請求の範囲

弾性および薄電性を有する介在体を配線基板の 電極上に合金接合によって固定するようにしたこ とを特徴とする電極の形成方法。

3、発明の詳細な器明

産業上の利用分野

本発明は、たとえば半導体業子などが形成され た集積回路基板と、ブリント基板、フレキシブル 基板 、あるいはセラミック 基板 などの回路基板と を電気的に接続するために好適に実施される電極 の形成方法に関する。

従来の技術

従来、半導体素子が形成された IC(

Integrated Circuit) 基板の電極と他の回路基板 の電極とを相互に圧接して電気的に接続する方法 としては、主としで、特公昭59-2179また は特公昭62~6652などに開示された異方性

導電シートを用いる方法(以後、「第1従来例」 と称する)、特開昭 6 3 - 1 3 3 3 7 に開示され た金属の突起電極を用いる方法(以後、「第2従 来例」と称する)、ならびに特開昭61-242 041、特開昭61-259548、および特開 昭63-150930に開示された弾性突起電極 を用いる方法(以後、「第3従来例」と称する) などが知られている。

第1従来例では、合成樹脂などから成る接着剤 中に導電性の微粒子を分散した異方性導電シート を用いて、この異方性導電シートがこのシートに 加えられる圧力方向に対してのみ導電性を示し、 それ以外の方向に対しては非導電性であるという 異方性を利用している。すなわち、接続したい電 獲同にこの異方性導電シートを介在させ、この電 極間に介在したシート部分をシート厚み方向に亘っ て加圧することによって各電極間の電気的接続を 行うものである。しかしこの異方性導電シートで は、接続する電極のピッチ幅が150μm程度以 下の微欄ピッチにおいては、シート中に分散した

導電性微粒子のために隣接する電極端子間が導通 可能状態となってしまい短絡の原因となっていた。

第2 従来例は、上述した第1 従来例の問題点を 解消するために、接続される回路基板の一方の電 極表面上に金属材料から成る突起電極を設けて、 対応する電極に圧接して電気的接続を行うもので ある。この第2従来例によれば、微小ピッチ幅を 有する電極の接続は可能であるけれども、突起電 極の高さが不揃いであるために圧接時の接機抵抗 問題点があった。

解消するために、突起電極を、弾性を有するとと もに薄電性を有する部材から構成し、この突起電 極の高さの不揃いを圧接時における突起電極の弾

発明が解決しようとする課題

第3 従来例の中でも特に、特開昭 6 1 - 2 4 2 0 4 1 および特開昭 6 1 - 2 5 9 5 4 8 において は、突起電極を形成するためにスクリーン印刷な

-3-

ーズなどが不適明であるために、照射される紫外 線が排電性インク全体に照射されず光硬化が不充 分となる。したがってパターン形成性が悪いとい う問題点があった。

さらに、特開昭61-242041および特開 昭 6 3 - 1 5 0 9 3 0 においては、弾性を有する 突起電極の材料として、樹脂中に導電性賦与剤と して各種の導電性粉末を混入した導電性樹脂を使 用している。このような導電性樹脂においては、 充分な弾性を保つためには導電性粉末の量を少量 に抑える必要がある。しかしながら導電性粉末の 量が少ないと逆に導電性樹脂の導電性が悪く、こ の導電性樹脂を用いた突起電極の接続抵抗が高く なってしまうという問題点があった。

本発明の目的は、上述した問題点を解決して、 相互に接続される配線基板の電極の微細化に対応 できるとともに、低電気抵抗の接続が可能であっ て、相互の電極を高い信頼性で電気的に接続する ために用いることができる電極の形成方法を提供 することである。

- 「其の阻刷法を用いている。しかし印刷法では、微 小なピッチ輻を有する電極に対応して微小な突起 電極を形成することが困難であり、微小セッチ幅 を有する電極間相互を短絡なく接続することがで **きない。** 

また第3従来例中の特別昭63-150930 においては、突起電極を形成する際に用いる導電 性インクを選択的に硬化させるために、マスク板 を介して赤外線あるいは紫外線などを照射して導 に不均一性が現われ、接続の信頼性が劣るという。これで電性インクを硬化させている。しかし赤外線照射 などを用いた熱硬化による方法では、薄電性イン 第3従来例は、上述した第2従来例の問題点を クの熱硬化には数分~数十分の時間を必要とする。 したがってマスク板の開口部周辺の遊電性インク もまた、開口部を通して照射された赤外線によっ で加熱された導電性インクからの熱伝導によって 性変形で吸収するようにしている。 成性が悪く不鮮明となってしまう。また紫外線照 射などを用いた光硬化による方法では、珠銀性を 得るためにインク中に添加されている金閣粉、合 金粉、導電粉、あるいは金属めっきしたガラスビ

-4-

課題を解決するための手段

本発明は、弾性および導電性を有する介在体を 配線基板の電極上に合金接合によって固定するよ うにしたことを特徴とする電極の形成方法である。

本発明の電極の形成方法においては、弾性を有 するとともに導電性をも有する介在体が用いられ る。この介在体は配線基板の電極上に合金接合に よって固定され、これによって配線基板上に突起 した電極が形成される。

したがって、だとえば半導体装置を回路装板上 に実装する場合に、この半導体装置上に前記突起 した電極を形成すれば、前記回路基板に半導体装 置が圧接などの方法によって高い信頼性で接続さ na.

また、前紀突起した電極を用いて圧接する場合 に、回路基板相互の接合に光硬化性あるいは自然 硬化性の接着剤などを使用することによって、広 い面積を低温で接着することができるとともに、 電気的な接続部が樹脂によって封止されるために

電気的接続の信頼性がさらに向上される。

実 施 例

半導体装置1は、シリコンあるいはガリウムと素などのウエハ上に拡散層が形成され、これによって多数のトランジスタやダイオードなどが構成されて、液晶表示装置2の表示駆動を行う機能を有する。第1 図を参照して、半導体装置1 は、配線

-7-

どの各種接着剤を使用することができる。特に本 実施例では、液晶表示板 5 が選光性材料であるガ ラスから成るので、接着剤層 1 4 には高速接合可 能な光硬化性接着剤を使用することができる。

第3回に、上述の第1回に示した突起電極13 に使用される弾性導電粒子15の一例の断面回を示す。弾性導電粒子15は、高分子材料から成る弾性ビーズ16表面上に、金属材料から成る導電性の被覆層17が被覆されて構成される。弾性ビーズ16としては、ポリイミド樹脂、エポキシ樹脂、アクリル樹脂などの合成樹脂およびシリコーンゴム、ウレタンゴムなどの合成ゴムが使用できる

基板である基板10と、基板10の最上層に形成された電極11と、たとえばSiN、SiO₂、あるいばボリイミドなどから成る表面保護層12とを含む。電極11は、たとえばA纟ーSiなどから成る。

この半導体装置1の電極11上には、後述される本発明の電極の形成方法に従って突起電極13 が形成される。

一方、液晶表示板 5 の電極 3 は、たとえばソーダガラスなどの表面上に形成された 錫添加酸化インジウム(Indium Tin Oxide、以下「ITO」と略記する)またはニッケルでめっきされた 1 TOであって、通常厚みは 1 O O ~ 2 O O n m 程度である。

半導体装置1と液晶表示板5とは、電板3,1 1間が所定の間隔&1となるように、突起電極1 3と電極3とを対向して圧接し、この状態で予め 基板5,10間に充填された接着剂層14を硬化 して接合する。接着剂層14としては、たとえば 反応硬化性、嫌気硬化性、熱硬化性、光硬化性な

---8

環層を先に形成し、さらにそれら金属層の酸化を 防止するためにAuなどの金属層を被覆する。被 覆の方法としては、スパッタリング 法あるいはエ レクトロンビーム素 着法、および無電解めっきな どの方法を用いることができる。

第4図は、半田金属を用いて本発明の電極の形成方法を実施する場合の製造工程を頻次的に示す、 随間図である。半導体装置 1 の電 極 1 1 2 としては、 通常 A l ー S i が使用されている。 したがってこの電 極 1 1 上に金属の拡散を防止するが、半田層 2 つをこの顧に、蒸着法、フォトリックラフィ法第4 のつき法などの周知の方法によって接続域を電優 1 1 上に形成する。バリアメタル 層 1 8 としては、第4 図 1 1 上に形成する。バリアメタル 層 1 8 としては、 T i、W、Crなどの金属 およびそれらの合金が、 使用できる。半田層 1 9 としては、たりの合金が、 使用できる。半田層 2 0 としては、比較的低級 点の P b ー S n 系(融点m . p . 与 1 8 3 ℃) I n - S n 系 ( m . p . = 1 1 6 ℃ ) などが使用できる。

第4図(1)に示される構造を有した接続領域が形成された半導体装置1上に、スピンコートあるいはロールコートなどの方法によってフラックス21を塗布する。このフラックスを連布する目的は、半田付性を向上するとともに、弾性導電粒子15を基板10上に付着させるためである。したがってこのフラックス21としては、非揮死性を有するとともに所定の粘性を有するものが用いられる。

次に第4図(2)に示されるように、第3図に示された弾性等電粒子15を基板10上に配置する。したがってフラックス21の厚みとしては、 弾性等電粒子15の直径の1/2~1/5程度であることが好ましい。この後、基板10を220~250℃に加熱して半田層20を再溶融し、弾性準電粒子15表面に形成された被覆層17と半田接合させる。

半田接合後に、基板10および接合された弾性

-11-

に示す電極の形成方法においては、2つの金属層が加圧加熱された状態で、これら2つの金属層の界面において金属が固相状態で相互に拡散して合金接合が行われることを利用する。したがって本実施例においては弾性導電粒子15として、その被覆層17が特にAu、Sn、またはAuーSn合金を主成分とする金属材料から形成されたものを使用することが好ましい。

第 5 図(1)は、本実施例に用いられる半導体 装置 2 4 の基板 1 0 上の電極構造を示す断面図で ある。基板 1 0 上のたとえば A ℓ ー S i から成る 電極 1 1 には、バリアメタル層 1 8 および拡散に よって接合される拡散用金属層 2 2 が、蒸着法、 フォトリソグラフィ法、めっき法など周知の方法 によってけ、 W、 C r などの金属およびそれら の合金が使用できる。拡散用金属層 2 2 としては、 第 3 図に示した弾性準電粒子 1 5 の被覆層 1 7 と 同じ金属材料を用いることができるけれども、好 ましくは A u、 S n、または A u ー S n 合金を 導電粒子15を冷却し、表面に連布されだフラックス21および不要な弾性等電粒子15を除去するためにアセトンなどの有機溶剤で洗浄する。これによって第4図(3)に示されるように、弾性等電粒子15から成る突起電極13が形成された半導体装置1を得ることができる。第4図(3)においては、1つの電極11の接続領域に対して複数個の弾性等電粒子15を配置して突起電極13を形成するようにしてもよい。

以上親明した手順に従って形成された弾性導電粒子15から成る突起電極13を有する半導体装置1は、先に説明した第2図の液晶表示装置2のように、他の回路基板に圧接した状態で予め回路基板間に充填された接着剤を硬化して回路基板相互を接合し、実装することができる。

第5図は、本発明の他の実施例を説明するための断面図である。なお第4図に示した実施例と対応する部分には同一の参照符号を用いる。第5図

-12-

成分とするものが使用される。

第5図(2)に示されるように、予め粘着剤2 6 が越布された仮基板 2 3 上に弾性導電粒子 1 5 を一様に並んだ状態で付着させる。この弾性導電 粒子15が表面に担持された仮基板23を、第5 図(1)に示した電極11上に拡散用金属層22 が形成された半導体装置24に対して対向させ、 矢符25で示される方向に1kg/mm²程度の 加圧を行うとともに300~350℃の加熱を行 う。これによって弾性導電粒子15の金属材料か ら成る被覆層17と電極11上に形成された拡散 用金属層22との界面で金属が相互に拡散して合 金接合が行われ、弾性導電粒子15を含む突起電 極13が基板10トの銀板11に対応した位置に 形成される。なお上述の加圧および加熱時に、接 合 都 に対 して 超 音 波を 加 える 方 法を 併 用 す ること によって、電極11上にパリアメタル層18およ び拡散用金属層22を設けることなく、直接に罹 性導電粒子15を電極11に対して接合すること ができる。

弾性導電粒子15を仮基板23上に一様に担持 させる方法としては、仮基板23上に粘着剤26 をスピンコート、ロールコートあるいは印刷など の方法によって塗布し、この粘着剤26に弾性導 電粒子15を付着させることによって行うことが できる。用いられる粘着剤26としては、シリコ ーン系、ポリイミド系などの合成樹脂類、および 高粘度を有するオイルやグリースなどのゾル状の 物質を使用することができる。この仮基板23上 に塗布される粘着剤26の厚みとしては、弾性導 電粒子15の直径の1/2~1/10程度が好ま しい。粘着剤26が前記の値よりも厚いと、弾性 薄電粒子15が仮基板23上に複数個以上で重層 して付着し、薄い場合には粘着性が低く弾性導電 粒子15が均一に付着した付着層を形成すること ができない。

また電極11上にバリアメタル層18などを介して予め形成される拡散用金属層22の層厚としては、加圧加熱時に圧力を集中させるとともに、電極11上の接続領域以外の部分へ弾性導電粒子

-15-

いて説明したけれども、半導体装置に関連して電極を形成する場合に限定する必要はなく、たとえば他の回路基板上に電極を形成する場合についても本発明は実施することができる。

発明の効果

4、図面の簡単な説明

第1図は本発明に従って半導体装置1が液晶表示装置2に実装された接合部を示す拡大断面図、

以上のようにして、電極11上に弾性導電粒子 15から成る突起電極13が形成された半導体装置24はまた、第2図に示されるように、液晶表示装置2などの他の回路基板に圧接などの方法によって実装することが可能である。

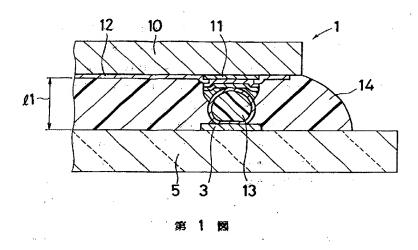
以上の実施例においては、半導体装置1,24 の基板10上に突起電極13を形成する場合につ

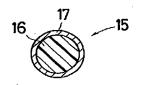
-16-

第2図は液晶表示装置2の断面図、第3図は弾性 導電粒子15の断面図、第4図は本発明の一実施 例である電極の形成方法を示す断面図、第5図は 本発明の他の実施例である電極の形成方法を示す 断面図である。

1 . 2 4 ··· 半導体装置、 2 ··· 液晶表示装置、 3 ·· 4 . 1 1 ··· 電極、 5 , 6 ··· 液晶表示板、 1 0 ··· 基板、 1 2 ··· 表面保護層、 1 3 ··· 突起電極、 1 4 ··· 接着利層、 1 5 ··· 弾性導電粒子、 1 8 ··· バリアメ タル層、 1 9 ··· 親半田層、 2 0 ··· 半田層、 2 2 ··· 拡散用金属層

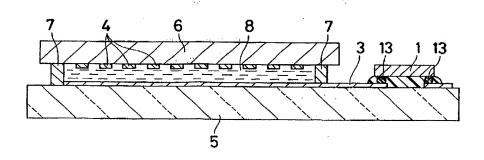
代理人 弁理士 西教 圭一郎



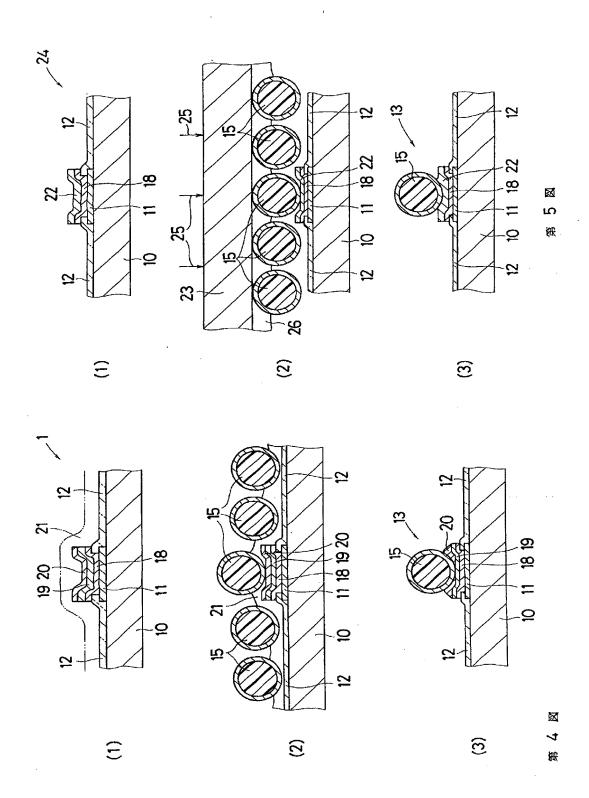


第 3 図

2液晶表示装置



第 2 図



--239---